

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

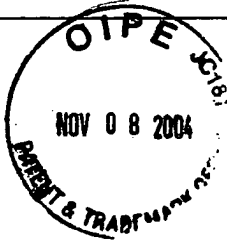
In re Application of

Yvone MANZ et al.

Serial No.: 10/821,308

Filed: April 9, 2004

For: MODULAR POWER SEMICONDUCTOR  
MODULE



I hereby certify that this correspondence is being deposited with the United States Postal Service with sufficient postage as first class mail in an envelope addressed to: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450, on

November 4, 2004

(Date of Deposit)

Roger S. Thompson

Name of applicant, assignee or Registered Representative

A handwritten signature of Roger S. Thompson in black ink.

Signature

November 4, 2004

Date of Signature

Commissioner for Patents  
P.O. Box 1450  
Alexandria, VA 22313-1450

PETITION FOR CORRECTION OF FILING DATE  
PURSUANT TO 37 C.F.R. § 1.53(e)

S I R:

The applicants hereby petition for the correction of the filing date pursuant to 37 C.F.R. § 1.53(e). Specifically, and as set forth in more detail in the accompanying Declaration of Roger S. Thompson, Esq., the Office has apparently taken the position that the application was filed without drawings while the application was, in fact, filed with the required drawings.

The drawings herein were filed as part of the original application papers, and also as part of the priority document filed concurrently with the filing of the original application papers, and so unquestionably have been part of the file of the application from the date the application was filed.

11/08/2004 HGUTEMA1 00000032 10821308

01 FC:1460

130.00 0P

BEST AVAILABLE COPY

Accordingly, it is respectfully requested that, for the reasons set forth in the accompanying Declaration of Roger S. Thompson, the application should be accorded a filing date of April 9, 2004, the date on which the original application papers were filed.


Enclosed is our check in the amount of \$130.00 for the petition fee required by 37 C.F.R. § 1.17(h). It is believed that no further fees or charges are required at this time in connection with the present application. However, if any fees or charges are required at this time, they may be charged to our Patent and Trademark Office Deposit Account No. 03-2412. If there are any overpayments, they may be credited to that account.

In the event that the relief sought is granted, applicants respectfully request that the petition fee be refunded to that account, as well.

Early and favorable action is respectfully solicited.

Respectfully submitted,  
COHEN, PONTANI, LIEBERMAN & PAVANE

By

  
\_\_\_\_\_  
Roger S. Thompson  
Reg. No. 29,594  
551 Fifth Avenue  
New York, New York 10176  
(212) 687-2770

November 4, 2004

Attorney Docket # 5454-6



Patent

**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

In re Application of

Yvone MANZ et al.

Serial No.: 10/821,308

Filed: April 9, 2004

For: MODULAR POWER SEMICONDUCTOR  
MODULE

I hereby certify that this correspondence is being deposited with the United States Postal Service with sufficient postage as first class mail in an envelope addressed to: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450, on

November 4, 2004

(Date of Deposit)

Roger S. Thompson

Name of applicant, assignee or Registered Representative

*R. S. Thompson*  
Signature

November 4, 2004

Date of Signature

Commissioner for Patents  
P.O. Box 1450  
Alexandria, VA 22313-1450

**DECLARATION OF ROGER S. THOMPSON**

S I R:

The undersigned, Roger S. Thompson, Esq., hereby declares as follows:

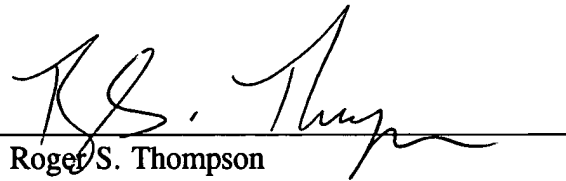
1. I make this Declaration in support of the accompanying Petition for Correction of Filing Date Pursuant to 37 C.F.R. § 1.53(e).
2. I am an attorney admitted to practice before the state and federal courts of the state of New York, and before the United States Patent and Trademark Office.
3. The above captioned United States Patent Application ("the Application") claims priority from German Patent Application No. DE 103 16 356.5, filed in Germany on April 10, 2003 ("the Priority Application"). A copy of the Priority Application is attached as Exhibit A.
4. The Priority Application includes 6 sheets of drawings, Figs. 1-7 ("the Drawings").

5. On April 9, 2004, the Application was filed with the United States Patent and Trademark Office by Express Mail.
6. Upon information and belief, based upon my review of the files of this office, the Application as filed included the Drawings. Attached is Exhibit B are copies of the Drawings.
7. The specification of the Application explicitly references the Drawings.
8. At the time the Application was filed, a certified copy of the Priority Application was also filed, together with a claim of priority. That certified copy of the Priority Application included the Drawings (compare Exhibits. A & B).
9. On June 22, 2004, however, the Office issued a Notice of Incomplete Application indicating that the Drawings had not been filed with the Application.
10. On August 17, 2004, a Response to the Notice was sent, explaining that the Drawings were filed with the Application and specifically noting the presence of the Drawings in the Priority Application. Copies of the Drawings were filed by mail on that date. Exhibit B is a copy of the Drawings as filed.
11. On October 15, 2004, the Office sent a Filing Receipt showing August 19, 2004 as the filing date of the Application.
12. It is believed that the Application should be accorded April 9, 2004 as the filing date, since the Application as filed inarguably included the Drawings, either as part of the original Application filed on that date by Express Mail, or as part of the concurrently filed Priority Application (Exhibit A).
13. Accordingly, it is respectfully submitted that the Office should accord the Application a filing date of April 9, 2004, and accept the Drawings as having been filed on that date.
14. Early and favorable action is therefore respectfully solicited.

15. The facts above stated are to my own knowledge and are true, except to those facts stated upon information and belief, which facts are believed to be true based upon my personal investigation into the facts and a review of the files from my office.

Respectfully submitted,  
COHEN, PONTANI, LIEBERMAN & PAVANE

By

A handwritten signature in black ink, appearing to read "R.S. Thompson", is written over a horizontal line.

Roger S. Thompson

Reg. No. 29,594

551 Fifth Avenue

New York, New York 10176

(212) 687-2770

November 4, 2004

# BUNDESREPUBLIK DEUTSCHLAND



## Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

**Aktenzeichen:** 103 16 356.5

**Anmeldetag:** 10. April 2003

**Anmelder/Inhaber:** SEMIKRON Elektronik GmbH, 90431 Nürnberg/DE

**Bezeichnung:** Modular aufgebautes Leistungshalbleitermodul

**IPC:** H 01 L 25/07

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 10. März 2004  
Deutsches Patent- und Markenamt  
Der Präsident  
Im Auftrag

A handwritten signature in black ink, likely belonging to the President of the German Patent and Trademark Office.

Wallner

Semikron Elektronik GmbH

Sigmundstr. 200

90431 Nürnberg

Postfach 820 251

90253 Nürnberg

## *Modular aufgebautes Leistungshalbleitermodul*

### Beschreibung

Die Erfindung beschreibt ein modular aufgebautes Leistungshalbleitermodul. Grundsätzlich bestehen derartige Leistungshalbleitermodule aus einem Gehäuse mit Grundplatte und mindestens einem darin angeordneten elektrisch isolierenden Substrat. Dieses besteht seinerseits aus einem Isolierstoffkörper mit einer Mehrzahl darauf befindlicher

10 gegeneinander isolierter metallischer Verbindungsbahnen und auf diesen befindlichen und mit diesen Verbindungsbahnen schaltungsgerecht verbundenen Leistungshalbleiterbauelementen. Vorteilhafterweise weist das Substrat auf seiner Unterseite eine flächige metallische Schicht, vergleichbar den Verbindungsbahnen, auf.

Prinzipiell sind derartige Leistungshalbleitermodule, wie sie beispielhaft in der DE 39 37 045 A1 offengelegt sind, seit langem bekannt. Verschiedene moderne Ausgestaltungen derartiger Leistungshalbleitermodule mit hoher Leistung bezogen auf ihre Baugröße, die Ausgangspunkt dieser Erfindung sind, sind beispielhaft bekannt aus der DE 100 11 633 A1.

Die DE 39 37 045 A1 offenbart beispielhaft eine Leistungshalbleitermodul der oben

20 genannten Art, welches innerhalb eines Gehäuses einer Halbbrückenschaltung aufweist. Eine derartige Schaltungsanordnung besteht aus zwei in Reihe geschalteten Leistungsschaltern, welche häufig als Serienschaltung von Leistungstransistoren, vorzugsweise Insulated Gate Bipolar Transistoren (IGBTs), ausgeführt ist. Antiparallel zu den jeweiligen Leistungsschaltern sind Freilaufdioden angeordnet. Das Leistungshalbleitermodul

weist weiterhin Anschlusselemente für die Gleich- und Wechselstromlastanschlüsse auf. Zur Ansteuerung der Leistungstransistoren sowie für weitere Funktionen weisen derartige Leistungshalbleitermodule weiterhin Hilfsanschlüsselemente auf.

- 5 Typische Leistungshalbleitermodule weisen eine Mehrzahl von Schraubverbindungen zur Montage auf flächigen Körpern, in der Regel externen Kühlkörpern auf. Die Löcher für derartige Schraubverbindungen sind vorzugsweise in den Eckbereichen der Leistungshalbleitermodule angeordnet.

10 Beispielhaft aus der DE 100 11 633 A1 ist ein weiteres Leistungshalbleitermodul bekannt, welches drei Halbbrückenschaltungen, also eine 3-Phasen Vollbrückenschaltung, innerhalb eines Gehäuses aufweist. Die Halbbrückenschaltungsanordnungen sind in drei Teilbereichen des Gehäuses angeordnet. Die jeweiligen Schaltungsanordnungen entsprechen hier ebenfalls dem oben beschriebenen Stand der Technik.

- 15 Nachteilig an der Ausgestaltung von Leistungshalbleitermodule mit einer Halbbrückenschaltung pro Gehäuse, vgl. DE 39 37 045 A1, ist, dass beim Aufbau von 3-Phasen Vollbrückenschaltungen aus diesen Einzelmodulen jedes Modul getrennt auf dem Kühlkörper befestigt werden muss. Somit ist auch ein Ersatz eines Leistungshalbleitermoduls, vgl. DE 100 11 633 A1, mit 3-Phasen Vollbrückenschaltung durch o.g. Einzelmodule nicht durch einfachen Tausch möglich, da die Befestigungsmöglichkeiten nicht identisch sind.

- 20 Andererseits erweist sich eine 3-Phasen Vollbrückenschaltung innerhalb eines Gehäuses als nachteilig, da hierbei während der Fertigung festgestellte Fehler innerhalb einer Halbbrückenschaltung einen Defekt des gesamten Moduls darstellen. Weiterhin ist es nachteilig, dass für andere Schaltungsanordnungen, beispielhaft eine H-Brücke, andere Gehäuse mit hier beispielhaft 2 Halbbrückenschaltungen notwendig sind und somit eine  
25 rationelle Fertigung mit einer geringen Anzahl von Baugruppen nicht möglich ist.

Der vorliegenden Erfindung liegt die Aufgabe zu Grunde ein Leistungshalbleitermodul vorzustellen, das einen modularen Aufbau aus einer Mehrzahl gleichartiger Teilmodule aufweist.

- 30 Diese Aufgabe wird gelöst durch ein Leistungshalbleitermodul nach dem Anspruch 1, spezielle Ausgestaltungen finden sich in den Unteransprüchen.



Der Grundgedanke der Erfindung geht aus von einem Leistungshalbleitermodul mit Grundplatte zur Montage auf einem flächigen Körper, vorzugsweise einem Kühlkörper, nach dem genannten Stand der Technik bestehend aus einem rahmenartigen Gehäuse mit mindestens einem darin angeordneten elektrisch isolierenden Substrat. Dieses Substrat besteht seinerseits aus einem Isolierstoffkörper mit einer Mehrzahl von auf seiner ersten Hauptfläche befindlichen gegeneinander isolierten metallischen Verbindungsbahnen sowie vorzugsweise aus einer auf seiner zweiten Hauptfläche angeordneten flächigen metallischen Schicht. Auf den Verbindungsbahnen der ersten Hauptfläche und mit diesen Verbindungsbahnen schaltungsgerecht verbunden sind eine Mehrzahl von Leistungshalbleiterbauelementen angeordnet.

Das erfindungsgemäße Leistungshalbleitermodul besteht aus einer Mehrzahl von Teilmodulen der oben genannten Art. Jedes Teilmodul weist Last- und Hilfsanschlüsselemente auf, wobei die Lastanschlüsse vorzugsweise als je ein Plus-, ein Minus- und mindestens ein Wechselstromanschluss ausgebildet sind. Die Hilfsanschlüsse dienen der Ansteuerung der Leistungshalbleiterbauelemente sowie beispielhaft als Kontrollanschlüsse oder zur Kontaktierung von im Leistungshalbleitermodul angeordneten Sensorikbauteilen.

Die Teilmodule werden durch fixierende Elemente zu einem Leistungshalbleitermodul verbunden. Als fixierendes Element sind beispielhaft ein alle Teilmodule übergreifender Deckel und / oder Verbindungen im Bereich der rahmenartigen Gehäuse und / oder im Bereich der Grundplatten geeignet.

Vorteilhaft an dieser Ausgestaltung eines Leistungshalbleitermoduls ist, dass

- durch die Aufteilung in Teilmodule diese im Fehlerfall einzeln getauscht werden können,
- durch gleichartige Teilmodule eine Fertigung verschiedener Leistungshalbleitermodule mit einem geringeren Teileaufwand durchführbar ist und
- trotz der Ausgestaltung aus einzelnen Teilmodulen das Leistungshalbleitermodul kompatibel zum Stand der Technik, beispielhaft einer 3-Phasen Vollbrückenschaltung, ist.

Die Erfindung wird anhand von Ausführungsbeispielen in Verbindung mit den Fig. 1 bis 7 näher erläutert.

Fig. 1 zeigt ein Teilmodul eines erfindungsgemäßen Leistungshalbleitermoduls in Draufsicht.

5 Fig. 2 zeigt die Anordnung von drei Teilmodulen zu einem erfindungsgemäßen Leistungshalbleitermodul.

Fig. 3 zeigt einen Teilausschnitt eines erfindungsgemäßen Leistungshalbleitermoduls in Draufsicht (a) sowie in seitlicher Ansicht (b).



 Fig. 4 zeigt eine weitere Ausgestaltung eines erfindungsgemäßen Leistungshalbleitermoduls mit einer Schnapp- Rastverbindung des Deckels.

Fig. 5 zeigt in einem Ausschnitt eine weitere Ausgestaltung eines erfindungsgemäßen Leistungshalbleitermoduls mit Schnapp- Rastverbindung der Teilmodule.

Fig. 6 zeigt ein erfindungsgemäßes Leistungshalbleitermodul mit einer Verbindung der Teilmodule gemäß Fig. 5

15 Fig. 7. Zeigt ein erfindungsgemäßes Leistungshalbleitermodul mit einem drei Teilmodule überlappenden Deckel.

Fig. 1 zeigt ein Teilmodul eines erfindungsgemäßen Leistungshalbleitermoduls in Draufsicht.

 Dargestellt ist ein Teilmodul (10) bestehend aus einer Grundplatte (20) zur Montage auf einem Kühlkörper. Hierzu weist diese Grundplatte (20) im Bereich ihrer Ecken jeweils eine offene langlochartige Ausnehmung (22) auf. Diese sind derart im Randbereich angeordnet, dass deren Öffnungen auf denjenigen Seiten der Grundplatte angeordnet sind, die einem weiteren Teilmodul (10) des Leistungshalbleitermoduls zugeordnet sind (vgl. Fig. 2).

Das Teilmodul besteht weiterhin aus einem rahmenartigen Gehäuse (30) sowie zwei elektrisch isolierenden Substraten (50). Das jeweilige Substrat besteht seinerseits aus einem Isolierstoffkörper (52) mit einer Mehrzahl von auf seiner ersten der Grundplatte abgewandten Hauptfläche befindlichen gegeneinander isolierten metallischen Verbindungsbahnen (54). Auf seiner zweiten dem Kühlkörper zugewandten Hauptfläche weist das Substrat eine den Verbindungsbahnen der ersten Hauptfläche gleichartige flächige Metallisierung auf. Auf den

Verbindungsbahnen (54) und mit diesen schaltungsgerecht mittels Drahtbondverbindungen (58) verbunden sind Leistungshalbleiterbauelemente (56) angeordnet. Zur elektrische Kontaktierung weist das Teilmodul (10) Anschlusselemente (40) für die Last- (42) sowie die Hilfsanschlüsse (44) auf. Die Verbindungsbahnen (54) der Substrate (50) sind miteinander und mit den Anschlusselementen (40) mittels Drahtbondverbindungen (62, 64, 46, 48) verbunden. Alternativ sind selbstverständlich auch Lötverbindungen möglich.

Fig. 2 zeigt in Draufsicht die Anordnung von drei Teilmodulen (10), gemäß Fig. 1, zu einem erfindungsgemäßen Leistungshalbleitermodul (1). Die Teilmodule (10) sind mit ihren Längsseiten zueinander angeordnet. Hierbei ergeben sich aus den offenen langlochartigen Ausnehmungen (22, Fig. 1) an den Kontaktstellen der Teilmodule (10) jeweils zur Hälfte von diesen Ausnehmungen gebildete Langlöcher (24). Diese Langlöcher dienen ebenso wie die an den Schmalseiten des Leistungshalbleitermoduls verbliebenen Ausnehmungen (22) der Befestigung des Leistungshalbleitermoduls (1) auf einem Kühlkörper.

Fig. 3 zeigt einen Teilausschnitt eines erfindungsgemäßen Leistungshalbleitermoduls in Draufsicht (a) sowie in seitlicher Ansicht (b). Hierbei sind das Gehäuse (30) sowie eines der bereits in Fig. 2 beschriebenen Langlöcher (24) dargestellt, welches sich an der Stoßkante (26) zweier Teilmodule (10) bildet. Weiterhin dargestellt ist ein Rundloch (72) des Deckels (70). Dieser Deckel (70) überschließt beide Teilmodule (10) und fixiert mittels einer Schraube (80) die beiden Teilmodule auf einem Kühlkörper. Der Deckel (70) weist hierzu eine Anschlagfläche auf, die auf dem durch das Gehäuse (30) ausgesparten Teilen (28) der Grundplatte (20) aufliegt.

Fig. 4 zeigt eine weitere Ausgestaltung eines erfindungsgemäßen Leistungshalbleitermoduls mit einer Schnapp- Rastverbindung des Deckels. Jedes der auf einer Grundplatte (20) jedes Teilmoduls (10) angeordneten Gehäuses (30) weist eine Mehrzahl von Rastnasen (32) auf. Diese Rastnasen bilden mit den zugeordneten Widerlagern des Deckels (70) eine Schnapp- Rastverbindung. Hiermit entsteht durch Montage des Deckels (70) aus den einzelnen Teilmodulen (10) ein modular aufgebautes Leistungshalbleitermodul mit zueinander fixierten Teilmodulen.

Alternativ kann selbstverständlich der Deckel (70) die Rastnasen und das Gehäuse (30) die zugeordneten Widerlager aufweisen.

Fig. 5 zeigt in einem Ausschnitt eine weitere Ausgestaltung eines erfindungsgemäßen Leistungshalbleitermoduls mit Schnapp- Rastverbindung der Teilmodule (10). Es bieten sich verschiedene, auch miteinander kombinierbare Varianten der fixierenden Verbindung der Teilmodule zueinander an. Es können die Grundplatte, die Gehäuse und / oder die Deckel derartige fixierende Verbindungen aufweisen. Beispielfhaft ist hier eine fixierende Schnapp- Rastverbindung der Gehäuse (30) gezeigt. Jedes Gehäuse weist an einer einem weiteren Teilmodul zugewandten Seite mindestens eine, vorzugsweise zwei, Rastnasen (34) auf. Die Rastnase (34) des einen Teilgehäuses (10) bildet mit dem Widerlager des weiteren Teilgehäuses (10) eine fixierende Verbindung. Somit entsteht aus einer Mehrzahl einzelner Teilmodule das gesamte Leistungshalbleitermodul. In dieser Ausgestaltung weisen die Grundplatten (20) der Teilmodule sich gegenüberstehende Halblöcher (22) auf. Dies bilden bei der Montage ein Rundloch (24) zur Befestigung des Leistungshalbleitermoduls auf einem Kühlkörper.

Eine Alternative zur Verbindung einzelner benachbarten Teilmodule (10) ist eine an den jeweiligen Längsseiten des Leistungshalbleitermoduls angeordnete, die durch das Gehäuse ausgesparten Flächen (28, Fig. 3) überdeckende, und hierzu Anschlagflächen aufweisende, vorzugsweise metallische, Schiene. Dieses, die Teilmodule zu einem Leistungshalbleitermodul fixierende Elemente, weist Rundlöcher für Schraubverbindungen mit dem Kühlkörper auf. Diese Rundlöcher sind in der Flucht vorzugsweise alle Ausnehmungen (22) sowie der daraus gebildeten Rund- oder Langlöcher (24) der jeweiligen Seite angeordnet.

Fig. 6 zeigt in Draufsicht ein erfindungsgemäßes Leistungshalbleitermodul mit einer fixierenden Verbindung der beiden Teilmodule gemäß Fig. 5. Die beiden Rundlöcher (24) sowie die Halblöcher (22) dienen der Befestigung (vgl. Fig. 7) auf einem Kühlkörper. Dieses Leistungsmodul weist pro Teilmodul jeweils einen Deckel (nicht dargestellt) auf, da hier die fixierende Verbindung bereits durch die Schnapp- Rastverbindung der Gehäuse (30) gegeben ist.

Fig. 7 zeigt ein erfindungsgemäßes Leistungshalbleitermodul (1) mit einem die drei Teilmodule (10) überlappenden Deckel (70). Der Deckel (70) weist an seinen jeweiligen Ecken Fortsetzungen (74) auf, die die Grundplatte überragen und bis auf den Kühlkörper ausgedehnt sind, um eine sichere Schraubverbindung durch die Rundlöcher (72a) des Deckels (70) sowie die Halblöchern (22, vgl. Fig. 6) mit einem Kühlkörper zu gewährleisten.

Die Hilfsanschlüsse (44) sind bei dieser Ausgestaltung des Leistungshalbleitermoduls (1) nicht an den Schmalseiten der Teilmodule (10) sondern entlang deren Längsseiten angeordnet.

## Ansprüche

1. Leistungshalbleitermodul (1) zur Montage auf einem flächigen Körper bestehend aus einer Mehrzahl von Teilmodulen (10), welche ihrerseits aus einer Grundplatte (20) sowie einem rahmenartigen Gehäuse (30) und Anschlusselementen (40) für Last- (42) und Hilfsanschlüsse (44) bestehen, mit mindestens einem innerhalb jedes Gehäuses (30) auf der jeweiligen Grundplatte (20) angeordneten elektrisch isolierenden Substrat (50), das seinerseits besteht aus einem Isolierstoffkörper (52) mit einer Mehrzahl von darauf befindlichen gegeneinander isolierten metallischen Verbindungsbahnen (54), darauf befindlichen und mit diesen Verbindungsbahnen schaltungsgerecht verbundenen Leistungshalbleiterbauelementen (56), wobei
- das Leistungshalbleitermodul genau einen, die einzelnen Teilmodule verbindenden und gegeneinander fixierenden Deckel (70) aufweist und / oder alle Teilmodule mittels fixierenden Verbindungen (34,36) zueinander angeordnet sind.

2. Leistungshalbleitermodul nach Anspruch 1, wobei der Deckel (70) mit den Teilmodulen (10) mittels Schnapp- Rastverbindungen verbunden ist, wobei die Gehäuse (30) Rastnasen (32) und der Deckel (70) diesen zugeordnete Widerlager aufweist.

5 3. Leistungshalbleitermodul nach Anspruch 1, wobei jedes Teilmodul (10) mindestens zwei rund- oder langlochartige, nicht allseits umschlossene Ausnehmungen (22) aufweist, die sich bei der Anordnung der Teilmodule (10) zu einem Leistungshalbleitermodul (1) an den jeweils aneinander angrenzenden Seiten zu Rund- oder Langlöchern ergänzen.

10 4. Leistungshalbleitermodul nach Anspruch 2, wobei der Deckel (70) rundlochartige Ausnehmungen (72) zur Aufnahme von Schrauben (80) aufweist, welche im Stoßbereich (26) der Teilmodule (10) in der Flucht mit den dort Rund- oder Langlöcher (24) bildenden Ausnehmungen (22) angeordnet sind.

15 5. Leistungshalbleitermodul nach Anspruch 1, wobei jedes Teilmodul (10) an einer Grenzseite zu weiteren Teilmodulen mindestens eine Rastnase (34) sowie auf der gegenüberliegenden Grenzseite mindestens ein dieser Rastnase zugeordnetes Widerlager (36) aufweist.

20 6. Leistungshalbleitermodul nach Anspruch 5, wobei die fixierende Verbindung als eine Schnapp- Rastverbindung (34, 36) aller direkt benachbarten Teilmodule ausgebildet ist.

7. Leistungshalbleitermodul nach Anspruch 2, wobei die fixierende Verbindung als alle Ausnehmungen (22) sowie die daraus gebildeten Rund- oder Langlöcher (24) der jeweiligen Seite überdeckende Schiene ausgebildet ist.

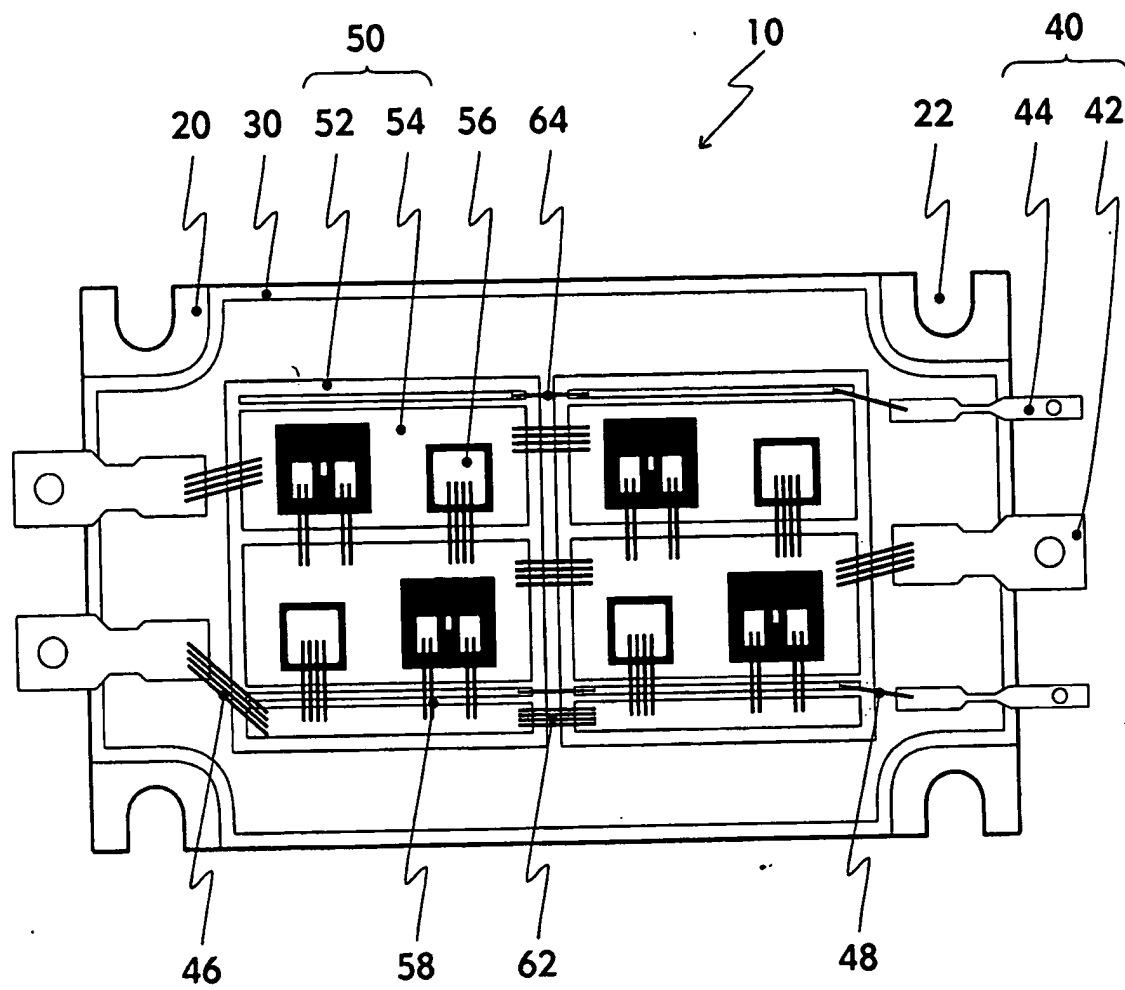


Fig. 1



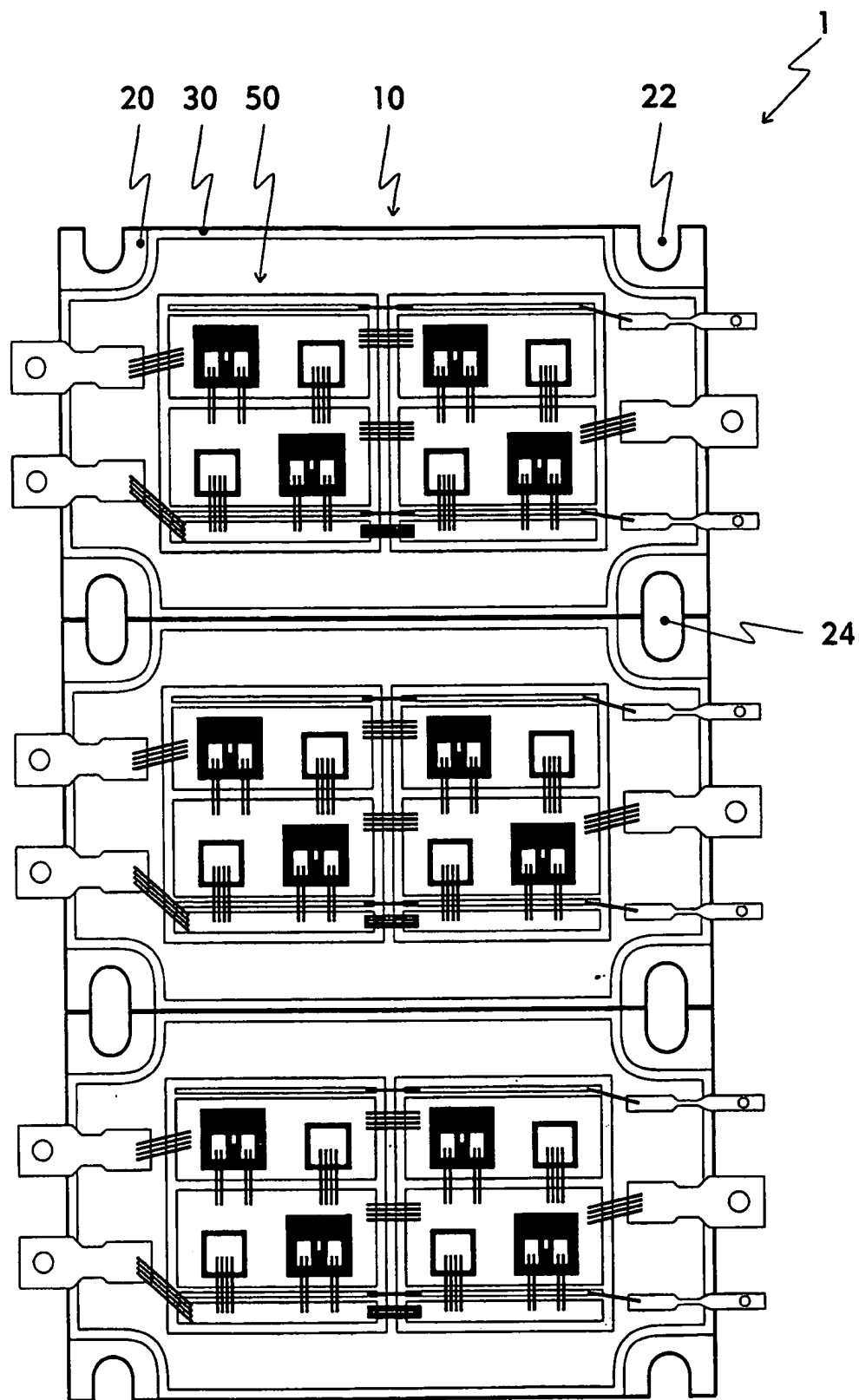


Fig. 2

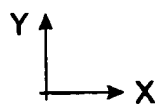
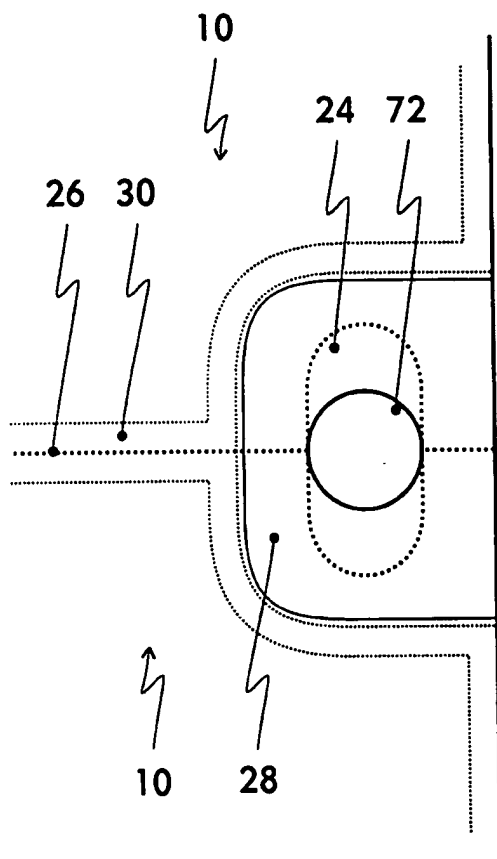


Fig. 3a

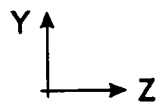
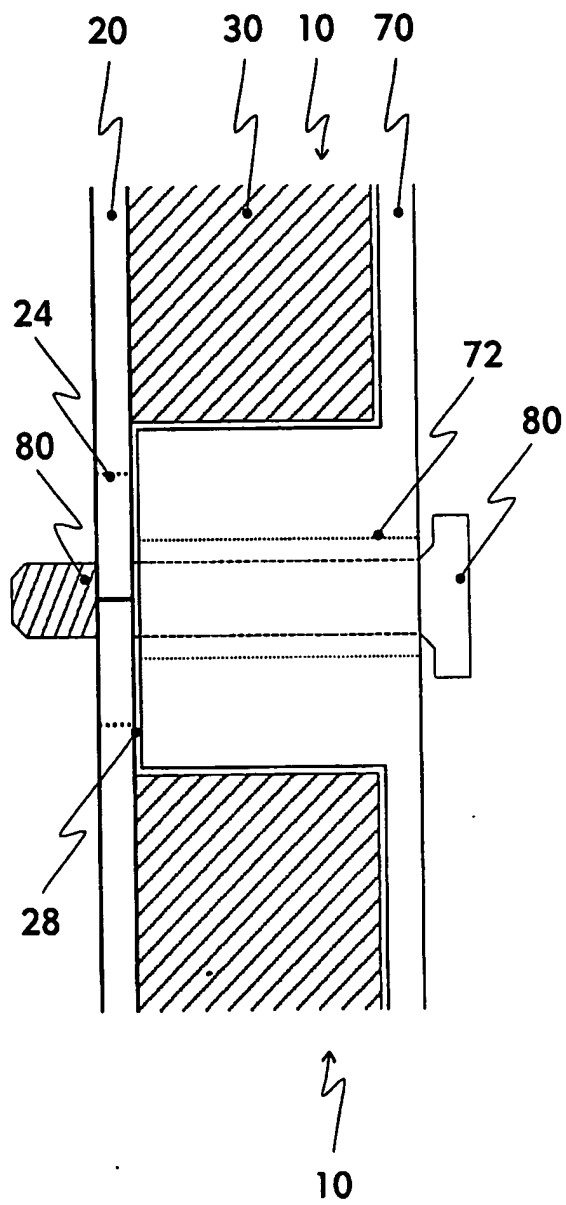


Fig. 3b

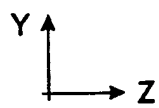
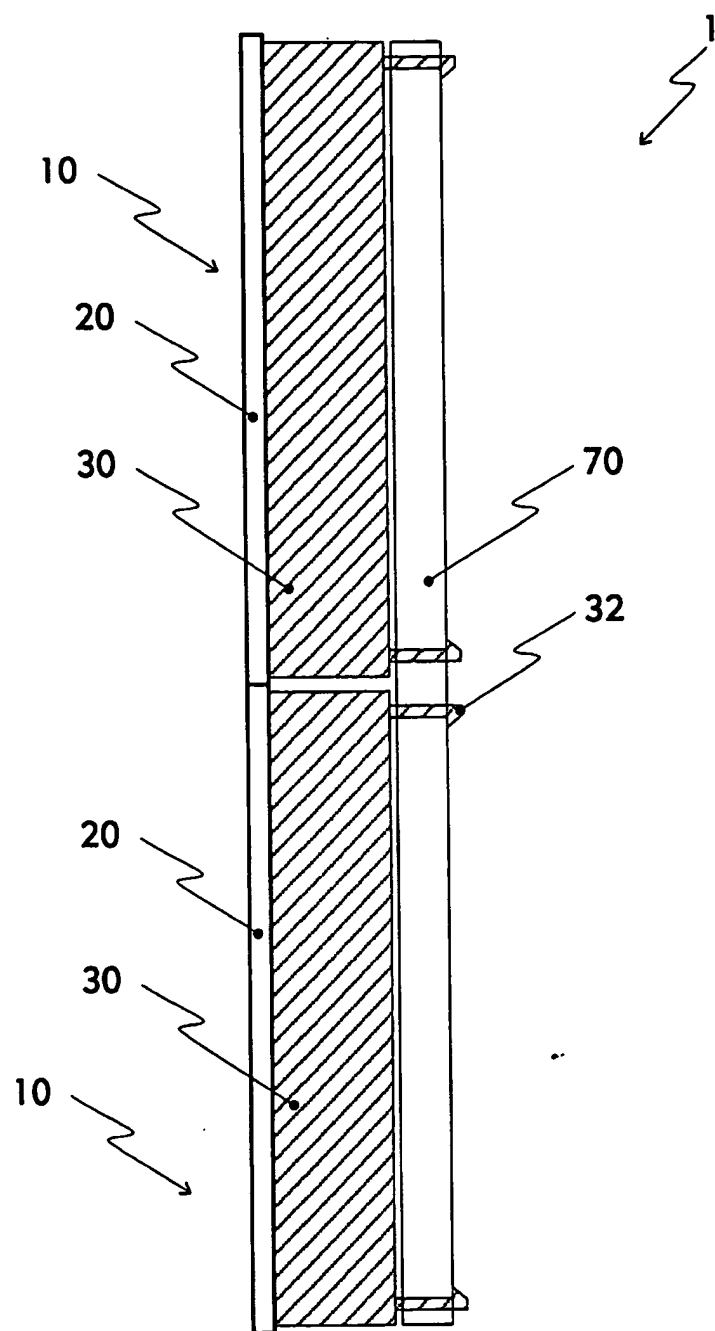


Fig. 4

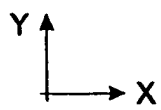
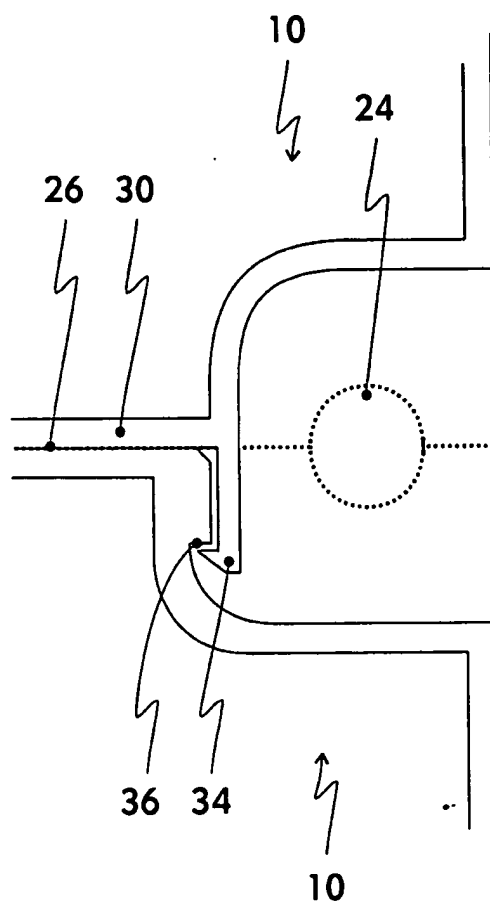


Fig. 5

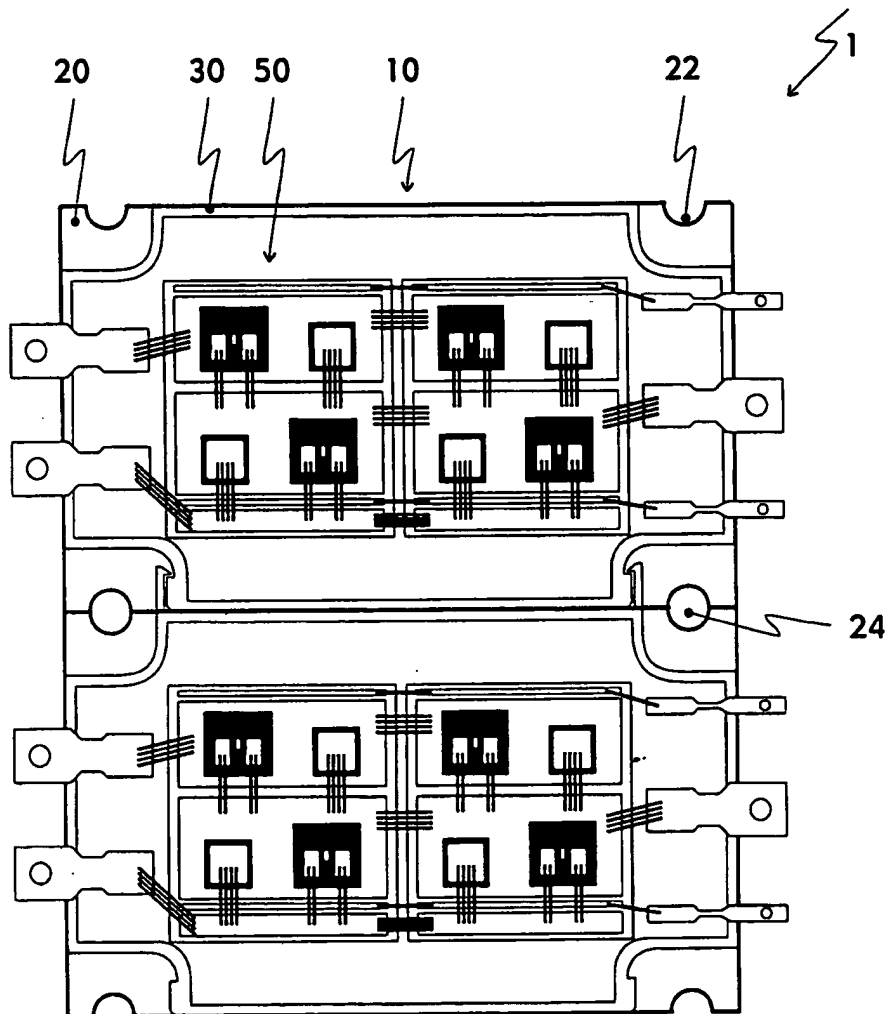


Fig. 6

## Zusammenfassung

Die Erfindung beschreibt ein modular aufgebautes Leistungshalbleitermodul (1) zur Montage auf einem Kühlkörper. Dieses Modul besteht aus einer Mehrzahl von Teilmodulen (10), welche ihrerseits aus einer Grundplatte (20) sowie einem rahmenartigen Gehäuse (30) und

5   Anschlusselementen (40) für Last- (42) und Hilfsanschlüsse (44) bestehen. Die einzelnen

•   Teilmodule werden mittels eines die Teilmodule gegeneinander fixierenden Deckels (70)

•   und / oder mittels die einzelnen Teilmodule zueinander fixierender Verbindungen (34,36) zu einem gesamten Leistungshalbleitermodul angeordnet.



((Fig. 6))



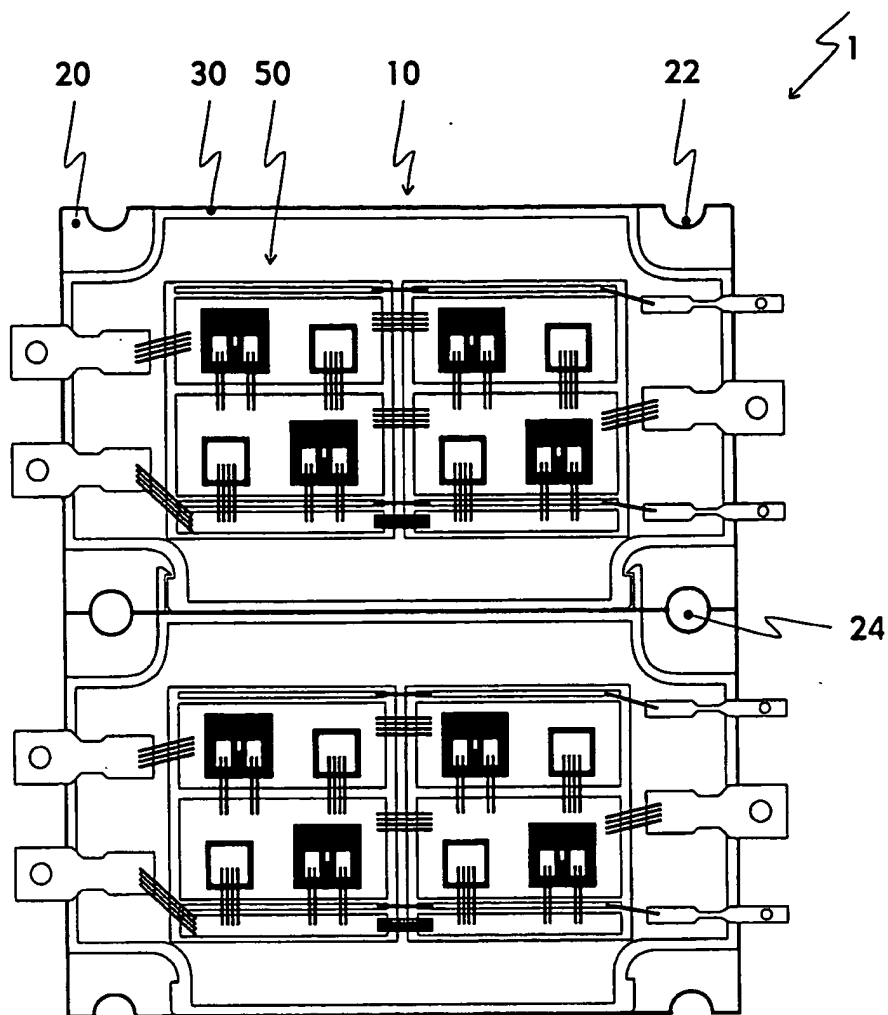


Fig. 6

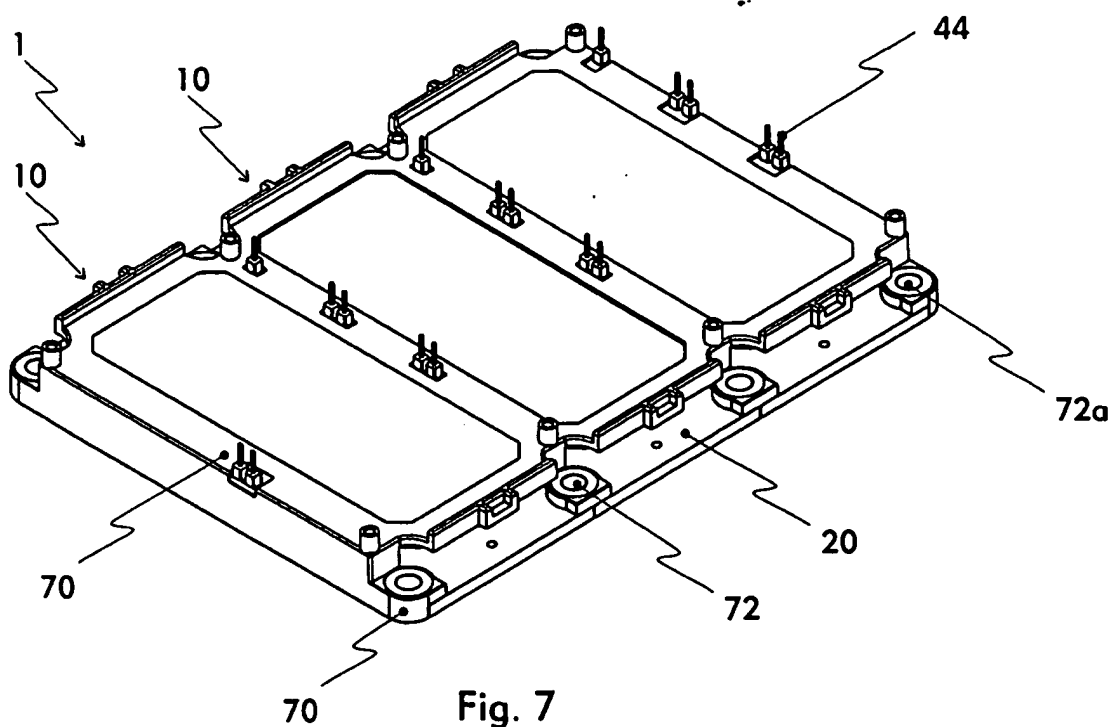


Fig. 7

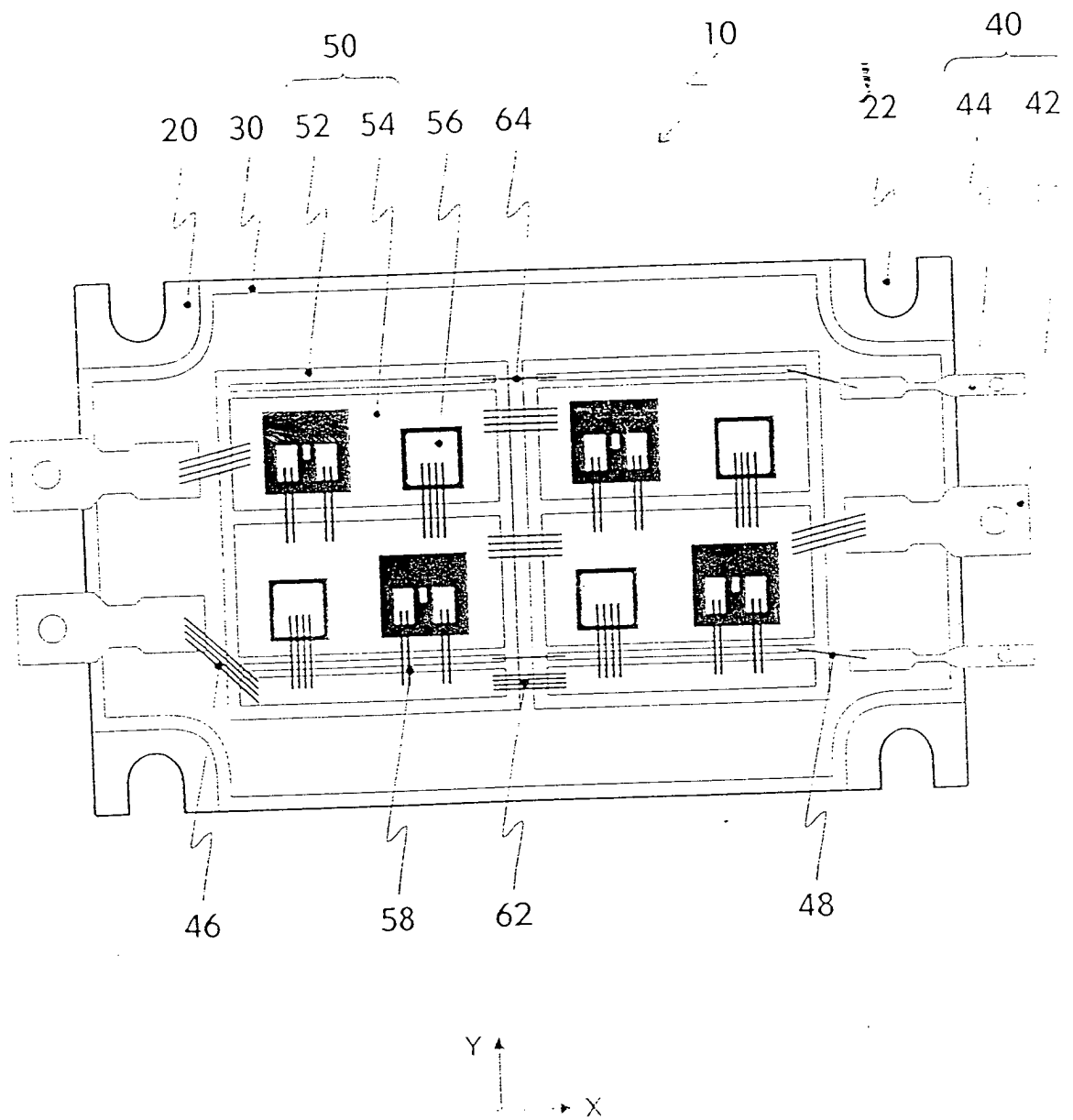


Fig. 1



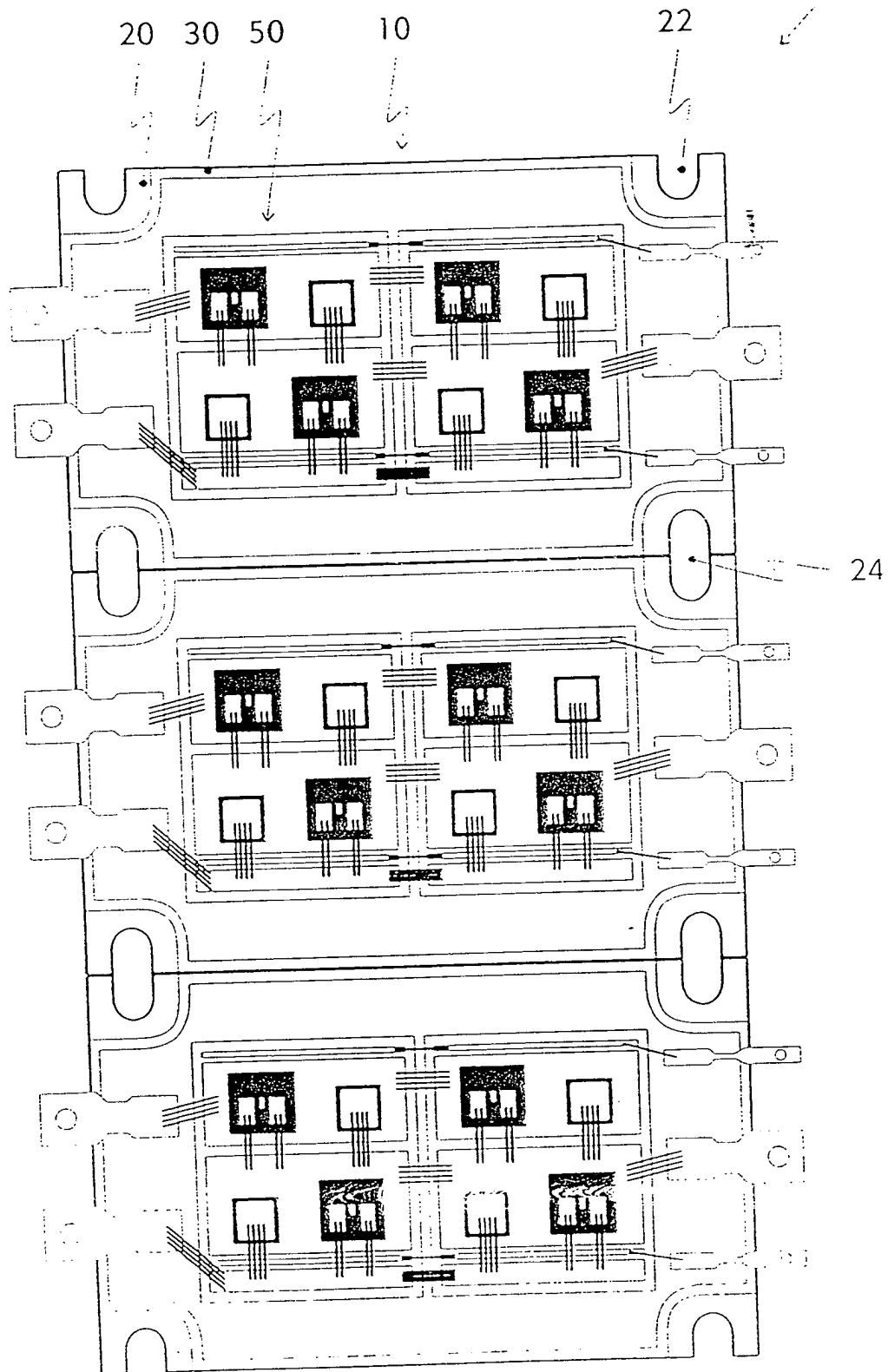


Fig. 2

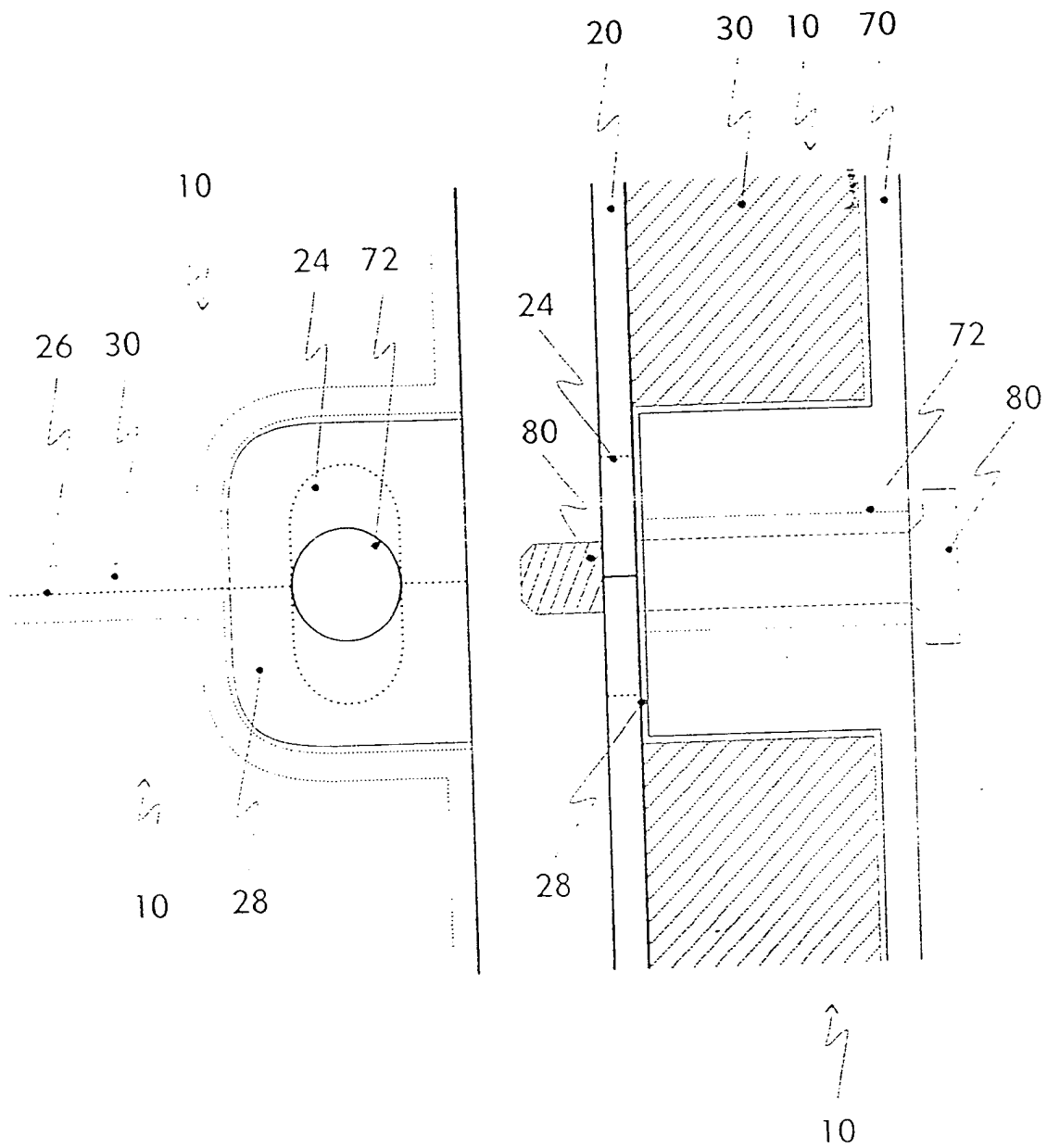
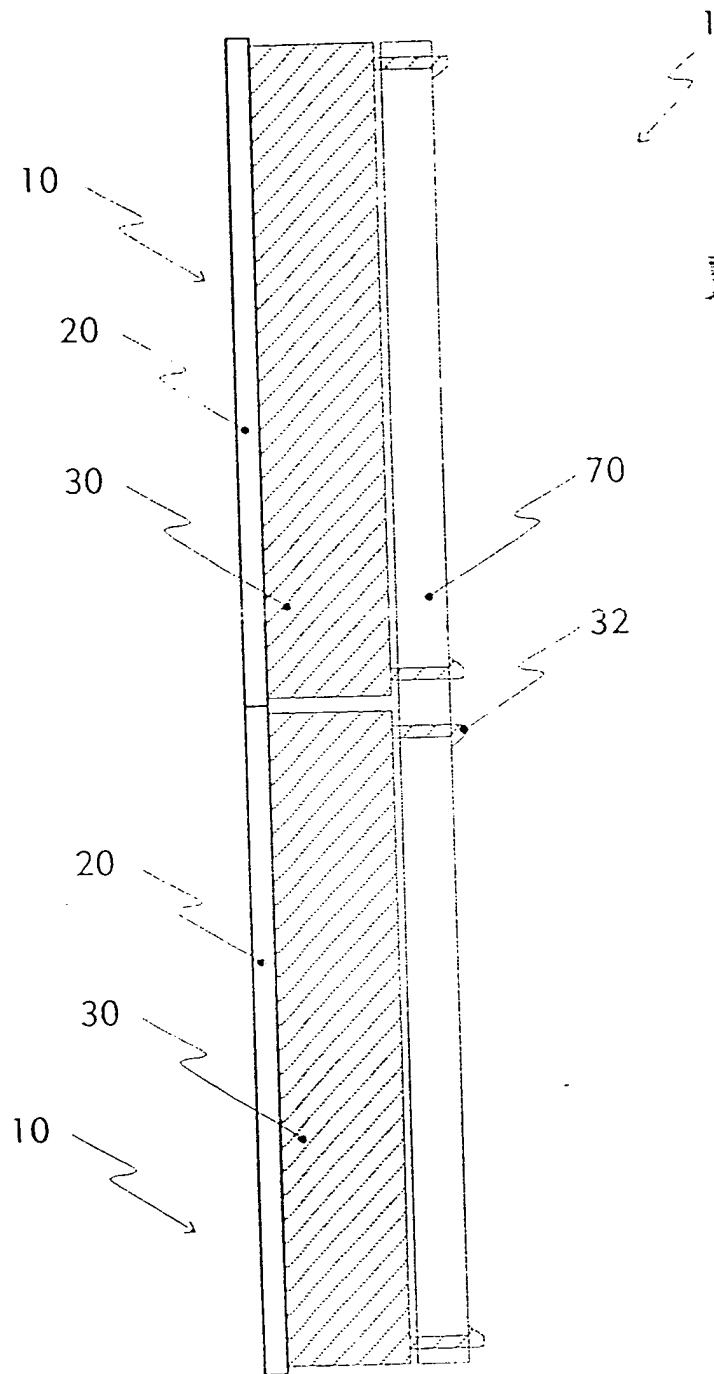


Fig. 3a



Fig. 3b



Y

Z

Fig. 4

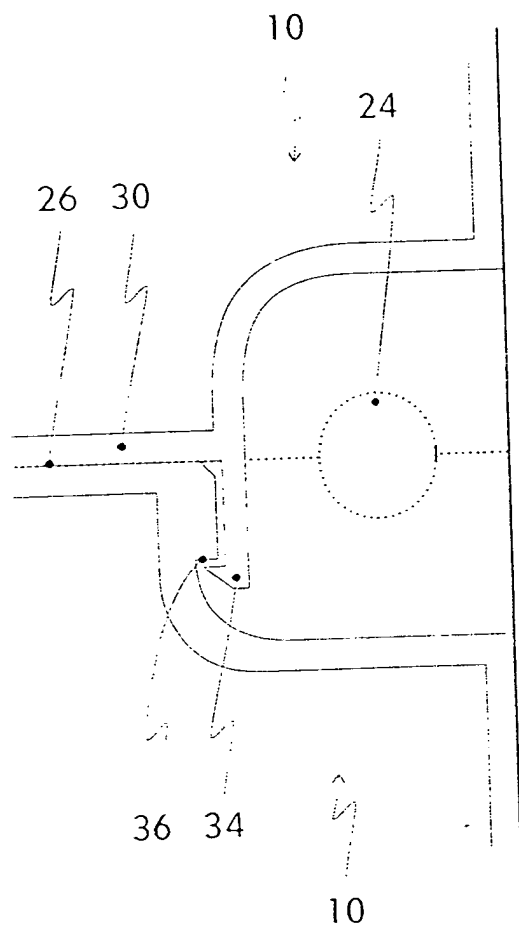


Fig. 5

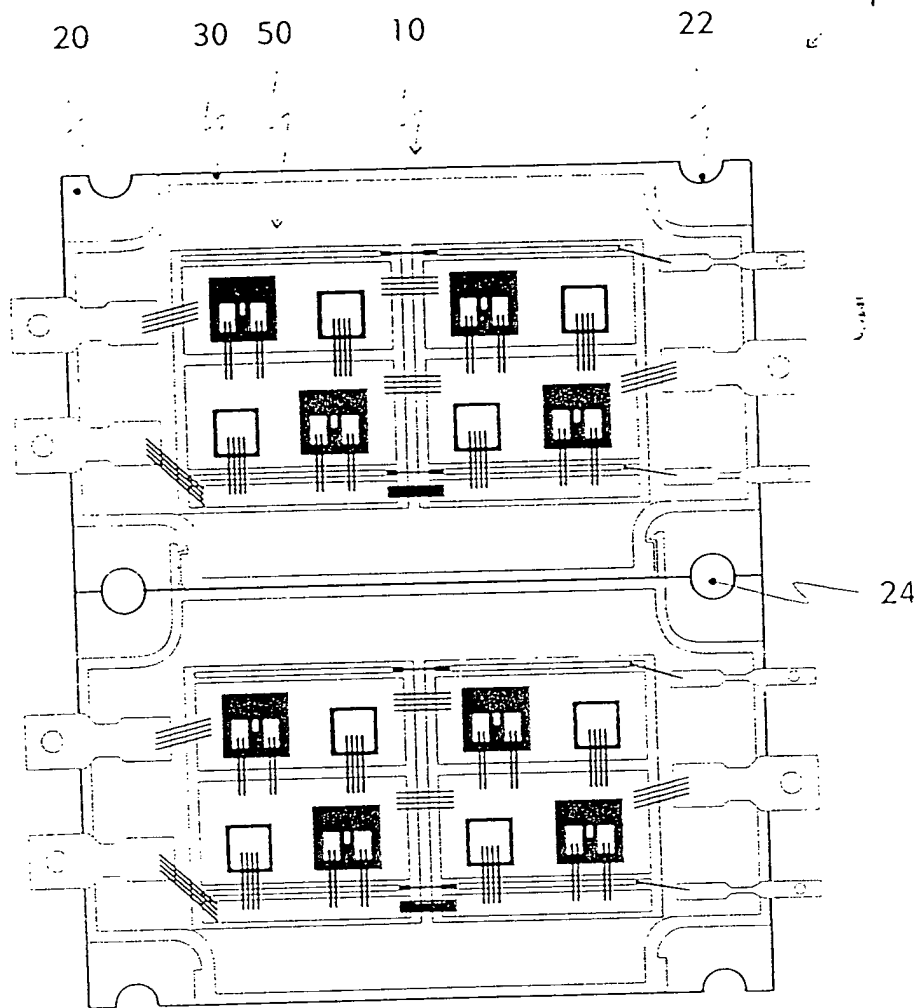
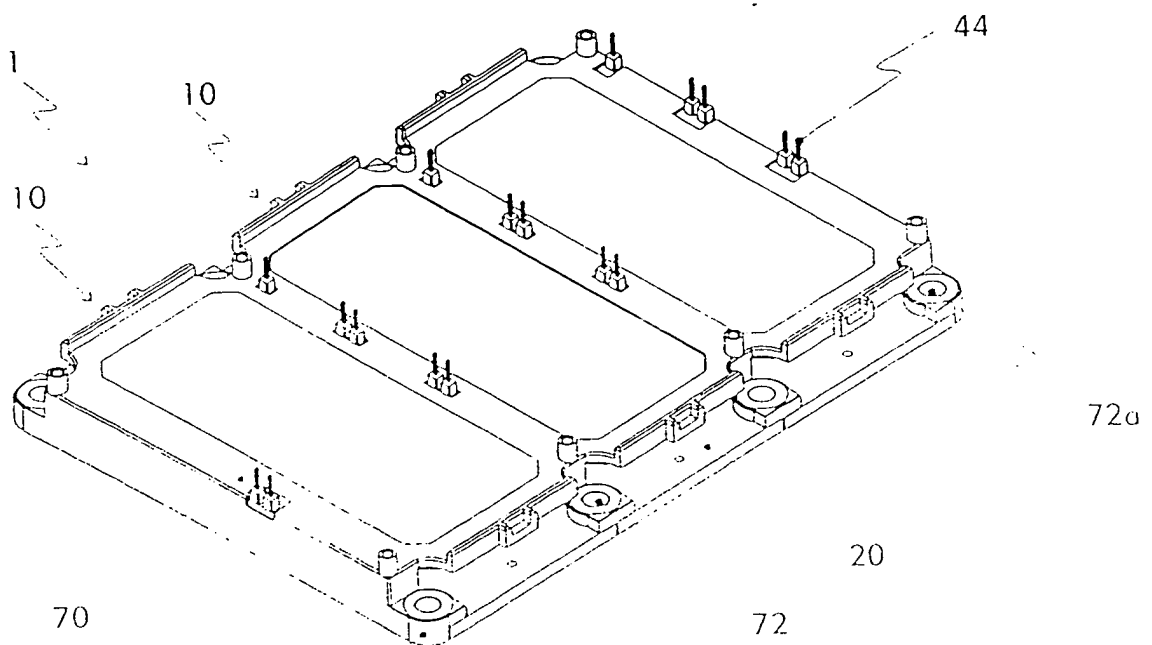


Fig. 6



**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☒ GRAY SCALE DOCUMENTS
- ☒ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**